



NEAT S.r.l. è una società di ingegneria che fornisce servizi specializzati per la realizzazione di sistemi hardware e software mission & safety critical a importanti clienti che operano nei settori ferroviario, avionico, aerospaziale, industriale e militare.

NEAT dispone inoltre di una propria proprietà intellettuale, GeminiX, che consente di semplificare lo sviluppo di sistemi safety critical e/o high-reliability certificabili con un livello di safety fino a SIL4. GeminiX è una piattaforma 2oo2 certificata che comprende un completo kit documentale, un'architettura hardware, un sistema operativo real-time (GeminiX-OS) e reference design già implementati con diverse CPU e diverse architetture di bus.

NEAT è alla ricerca di 5 giovani neo-laureati o laureandi in Ingegneria Informatica o in Ingegneria Elettronica da avviare alla professione di progettista HW/SW.

La risorsa svolgerà attività di supporto alle operazioni inerenti:

- progettazione e sviluppo di applicazioni SW destinate al mercato ferroviario in ambito ETCS/ERTMS
- progettazione e sviluppo di tool di supporto alla configurazione e test di apparati di terra in ambito ferroviario
- progettazione e sviluppo di protocolli di comunicazione aderenti alla normativa CENELEC 50159
- supporto in tutte le fasi del ciclo a V previste dalla normativa CENELEC 50128
- progettazione e sviluppo di componenti SW di board destinate ad applicazioni avioniche/aerospaziali
- progettazione di sistemi digitali per impieghi in ambiti mission/safety critical

Requisiti:

Il profilo ideale è un giovane laureato o laureando al corso di laurea Magistrale in Ingegneria Informatica o in Ingegneria Elettronica.

Una buona conoscenza della lingua inglese costituisce un valore aggiunto.

Skills/competenze:

Le principali competenze richieste sono da identificarsi tra le seguenti:

- Profilo Progettista SW
 - conoscenza dei linguaggi C, C++, C# e VB.NET
 - conoscenza dei prodotti MATLAB (Simulink, Stateflow)
 - conoscenza dei processi di verifica & validazione
- Profilo Progettista HW
 - conoscenza dei principi generali inerenti la progettazione di sistemi digitali, Signal Integrity, Power Integrity, VHDL, FPGA design, ASIC design

L'azienda inoltre dispone di un processo di formazione interna in grado di accompagnare il neoassunto nel percorso di crescita aziendale.

Tipologia contrattuale:

Dopo il periodo di prova, contratto di assunzione a tempo indeterminato

Sede di lavoro:

Roma

Per candidarsi:

Inviare il proprio cv aggiornato a info@neat.it entro il 30/06/2018 inserendo in oggetto "Rif. Contatto Ufficio Placement Politecnico di Bari".

Il CV dovrà contenere l'autorizzazione al trattamento dei dati personali ai sensi del D. Lgs. n. 196/2003 ed attestazione di veridicità ai sensi del DPR n.445/2000.

Il presente annuncio è rivolto ad ambo i sessi, ai sensi della normativa vigente.